

Státní závěrečné zkoušky	Akad. rok 2020/2021
Magisterský studijní program:	Inženýrská informatika
Obor:	Počítačové a komunikační systémy

Diagnostika a bezpečnost systémů

Předmět povinně volitelný

1. Metody a způsoby testování číslicových obvodů. Srovnání s metodami u analogových obvodů. Vliv stupně integrace polovodičových obvodů na možnosti a metody testování.
2. Modely poruch při testování číslicových obvodů. Základní skupiny modelů poruch, jejich charakteristika a souvislosti s reálnými poruchami.
3. Strukturní testy, jejich princip a rozdíly ve srovnání s funkčním testem číslicového obvodu. Příklady metod pro odvození strukturních testů a jejich stručná charakteristika. Možnosti algoritmizace pro automatické generování testů.
4. Princip analogové příznakové analýzy (ASA) a příklady možností její aplikace při testování analogových a číslicových obvodů. Popište aktuální aplikaci ASA při detekci nepůvodních polovodičových součástek.
5. Charakteristika funkčních testů číslicových obvodů. Definiční princip Boolovské difference a způsoby jejího odvození. Možnosti a varianty funkčních testů u sekvenčních obvodů.
6. Princip testování poruch pamětí. Možné zdroje poruch a chyb v typické obvodové struktuře pamětí. Rozdíl v testování pamětí ROM a RAM. Parametrické testování pamětí RAM.
7. Spolehlivostní blokové diagramy při hodnocení analytické spolehlivosti systému. Diskutujte možné konfigurace složek systému a vliv této konfigurace na výslednou spolehlivost systému.
8. Význam příznakové analýzy v číslicové technice, princip, základní struktura testovacího řetězce s příznakovým analyzátozem, diskuze o diagnostické spolehlivosti metody. Možnosti aplikace této metody v moderních integrovaných obvodech.
9. Popis architektury součástek typu hradlová pole. Výhody, které přinášejí zákaznické obvody typu CPLD a FPGA při realizaci číslicových a zejména mikroprocesorových systémů.
10. Základní metodika návrhu číslicových systémů, při použití jazyka VHDL, jaké způsoby simulace modelů obvodů a systémů tato metodika přináší. Výhody použití knihovních buněk a IP (Intellectual Property) při opakovaném návrhu.
11. Popis úrovní abstrakce u modelů pro návrh číslicových obvodů a systémů. Souvislost výstavby hierarchického modelu VHDL s úrovněmi abstrakce popisu modelů. Příklad modelů kombinačních a sekvenčních obvodů a systémů.
12. Kroky návrhu číslicových systémů při dodržení zásad metody návrhu shora dolů (top – down design). Prostředky jazyka VHDL pro tuto metodu.
13. Způsob ověřování pomocí souborů „testbench“ generovaných simulačním prostředím pro verifikaci návrhu. Popis metodiky návrhu zdola nahoru (bottom–up design).
14. Kybernetická bezpečnost a řízení informační bezpečnosti v organizacích. Zákon o kybernetické bezpečnosti, prováděcí vyhlášky a předpisy, norma ISO 27000 (ISO 27001). GDPR.
15. Standard pro řízení a správu služeb ITIL. Rámec nejlepších praktik pro řízení informatiky (IT governance) COBIT.
16. Hašovací funkce, princip symetrické a asymetrické kryptografie, kvalifikované certifikáty, systémové certifikáty a digitální serverové certifikáty, elektronický podpis.

17. Archivace, zálohování a obnova dat, disková pole RAID (1,0,10,5,6). Datové úložiště NAS, konfigurace a využití.
18. Penetrační testování, útoky na počítačové systémy a mobilní technologie. Bezpečnostní rizika virtualizace, hostingu a outsourcingu.
19. Správa identit a přístupů (IAM – Identity and Access Management). Řízení přístupů. Adresářové systémy. Provisioning. Architektura IAM řešení. Pokročilé technologie pro správu identit. Správa identit a přístupů v prostředí Internetu. Budoucnost digitálních identit.
20. Zabezpečení počítačových sítí pomocí firewallů. HW firewall, SW firewall – jednotlivé typy.